

日本国特許庁
PATENT OFFICE
JAPANESE GOVERNMENT

JCG25 U.S. PRO
09/774099
01/31/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日
Date of Application: 2000年 2月 3日

出願番号
Application Number: 特願2000-025906

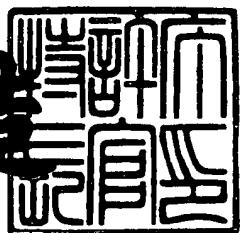
出願人
Applicant(s): 三洋電機株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 1月 5日

特許庁長官
Commissioner,
Patent Office

及川耕造



【書類名】 特許願
【整理番号】 EBA0990070
【提出日】 平成12年 2月 3日
【あて先】 特許庁長官殿
【国際特許分類】 H04N 5/00
【発明者】
【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社内
【氏名】 小池 淳司
【発明者】
【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社内
【氏名】 細矢 信和
【発明者】
【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社内
【氏名】 大西 泰生
【特許出願人】
【識別番号】 000001889
【氏名又は名称】 三洋電機株式会社
【代理人】
【識別番号】 100086391
【弁理士】
【氏名又は名称】 香山 秀幸
【手数料の表示】
【予納台帳番号】 007386
【納付金額】 21,000円
【提出物件の目録】
【物件名】 明細書 1

特2000-025906

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9300341

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 表示装置

【特許請求の範囲】

【請求項1】 入力映像信号の水平同期信号に基づいてサンプリングクロックを発生させ、かつ所与の周波数制御値に基づいてサンプリングクロックの周波数が制御されるクロック発生回路、

入力映像信号をクロック発生回路から発生したサンプリングクロックに基づいてサンプリングするA/D変換器、

A/D変換器から出力される映像データの水平映像開始位置を第1しきい値に基づいて検出する水平映像開始位置検出手段、

A/D変換器から出力される映像データの水平映像終了位置を第2しきい値に基づいて検出する水平映像終了位置検出手段、

水平映像開始位置から水平映像終了位置までの距離に相当するサンプリングクロック数を算出するための算出手段、

算出手段による算出結果と、所与の基準値とが一致するか否かを判別する判別手段、

算出手段による算出結果と基準値とが一致しないと判別されたときには、算出手段による算出結果と、基準値と、クロック発生回路に現在設定されている周波数制御値に基づいて、新たな周波数制御値を算出してクロック発生回路に与える周波数制御値調整手段、ならびに

第2しきい値をA/D変換器から出力される映像データのレベルに応じて制御するしきい値制御手段、

を備えていることを特徴とする表示装置。

【請求項2】 クロック発生回路は、

サンプリングクロックを出力するVCO、

VCOから出力されたサンプリングクロックを分周する分周回路、

分周回路の出力と入力映像信号の水平同期信号とが入力し、両入力信号の位相差に応じた検波信号を出力する位相検波手段、および

位相検波手段から出力される検波信号を積分してVCOに出力するフィルタ手

段を備えており、

分周回路の分周値が周波数制御値として用いられている請求項1に記載の表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、表示装置に関し、特に、入力映像信号の水平総ドット数に関わらず、映像を適切に表示することができる液晶表示装置に関する。

【0002】

【従来の技術】

液晶表示装置では、1水平走査期間において、入力映像信号が有するドットデータの1ドットと、液晶パネルの1画素との同期が取られて画像が表示される。また、入力映像信号が1垂直走査期間内に有する任意数のラインデータにおける1本の水平走査線のラインデータが、液晶パネルにおける垂直方向の1ラインに対応して表示される。このラインデータは、ドットデータの集合体である。

【0003】

近年においては、多種多様な仕様のコンピュータが製造されている。各種コンピュータから出力されるXGA映像信号であっても、たとえば、図6(a)に示す映像信号と、図6(b)に示す映像信号とでは、水平総ドット数が異なる。ただし、XGA映像信号においては、水平映像有効期間内のドット数（水平有効ドット数）は共通している。つまり、XGA映像信号の水平有効ドット数は、1024ドットである。

【0004】

入力されたXGA映像信号の水平映像有効期間の1024ドットをサンプリングするためのサンプリングクロックは、入力されたXGA映像信号の水平同期信号に基づいて生成される。したがって、入力されたXGA映像信号の水平総ドット数に応じて、サンプリングクロックの生成方法を変える必要がある。このため、サンプリングクロックを生成するためには、入力されたXGA映像信号の水平総ドット数を認識する必要がある。

【0005】

従来は、XGA映像信号の各種類毎に水平総ドット数が記憶されたテーブルを用意しておき、コンピュータから入力されるXGA映像信号の特性から、XGA映像信号の種類を判別し、判別された種類に対する水平総ドット数をテーブルの中から選ぶことにより、入力されたXGA映像信号の水平総ドット数を認識している。しかしながら、この方法では、新しい仕様のコンピュータによって生成されたXGA映像信号に対して、対応することができない。

【0006】

そこで、本出願人は、水平有効ドット数が既知であり水平総ドット数が異なる複数種類の映像信号に対して適切なサンプリングクロックを生成する方法を開発し、特許出願した（特開平11-311967号公報参照）。

【0007】

つまり、各水平ライン毎に、水平映像開始位置HS（図6参照）および水平映像終了位置HE（図6参照）を検出し、検出した水平映像開始位置および水平映像終了位置に基づいて、入力映像信号の水平映像開始位置と水平映像終了位置までの距離に相当するサンプリングクロック数を算出する。

【0008】

入力映像信号の水平映像開始位置と水平映像終了位置までの距離に相当するサンプリングクロック数が、既知の水平有効ドット数1024より小さい場合には、サンプリングクロックの周波数を高くする方向へサンプリングクロックの周波数を制御し、入力映像信号の水平映像開始位置と水平映像終了位置までの距離に相当するサンプリングクロック数が、既知の水平有効ドット数より1だけ大きい値1025より大きい場合には、サンプリングクロックの周波数を低くする方向へサンプリングクロックの周波数を制御する。

【0009】

そして、入力映像信号の水平映像開始位置と水平映像終了位置までの距離に相当するサンプリングクロック数が1024または1025と一致した場合には、クロックの位相を数ナノ単位で少なくとも1クロック分ディレイさせる。

【0010】

【発明が解決しようとする課題】

ところで、入力映像信号の水平映像開始位置および水平映像開始終了位置は、A／D変換器によるAD変換後の入力映像データを、所定のしきい値と比較することによって検出されている。しかしながら、これらの位置検出精度は、A／D変換器に入力されるアナログの入力映像信号のなまり具合によって大きく影響される。

【0011】

また、入力映像信号の水平映像開始位置および水平映像開始終了位置を検出するために用いられるしきい値は、従来は固定されており、入力映像信号のうち輝度の低い入力映像信号に適合するように決定せざるを得ないため、A／D変換器に入力されるアナログの入力映像信号のなまりが位置検出精度に大きな影響を与えるようになる。

【0012】

アナログの入力映像信号の立ち下がりにおいて、なまりが顕著に現れるので、従来においては、特に、水平映像終了位置の検出精度が低くなるという問題がある。

【0013】

この発明は、水平映像終了位置の検出精度の向上化が図れるようになる表示装置を提供することを目的とする。

【0014】**【課題を解決するための手段】**

この発明による表示装置は、入力映像信号の水平同期信号に基づいてサンプリングクロックを発生させ、かつ所与の周波数制御値に基づいてサンプリングクロックの周波数が制御されるクロック発生回路、入力映像信号をクロック発生回路から発生したサンプリングクロックに基づいてサンプリングするA／D変換器、A／D変換器から出力される映像データの水平映像開始位置を第1しきい値に基づいて検出する水平映像開始位置検出手段、A／D変換器から出力される映像データの水平映像終了位置を第2しきい値に基づいて検出する水平映像終了位置検出手段、水平映像開始位置から水平映像終了位置までの距離に相当するサンプリ

ングクロック数を算出するための算出手段、算出手段による算出結果と、所与の基準値とが一致するか否かを判別する判別手段、算出手段による算出結果と基準値とが一致しないと判別されたときには、算出手段による算出結果と、基準値と、クロック発生回路に現在設定されている周波数制御値に基づいて、新たな周波数制御値を算出してクロック発生回路に与える周波数制御値調整手段、ならびに第2しきい値をA/D変換器から出力される映像データのレベルに応じて制御するしきい値制御手段を備えていることを特徴とする。

【0015】

クロック発生回路としては、たとえば、サンプリングクロックを出力するVCO、VCOから出力されたサンプリングクロックを分周する分周回路、分周回路の出力と入力映像信号の水平同期信号とが入力し、両入力信号の位相差に応じた検波信号を出力する位相検波手段、および位相検波手段から出力される検波信号を積分してVCOに出力するフィルタ手段を備えているものが用いられる。この場合には、分周回路の分周値が周波数制御値として用いられる。

【0016】

【発明の実施の形態】

以下、図1～図5を参照して、この発明の実施の形態について説明する。

【0017】

図1は、液晶表示装置の全体的な構成を示している。

【0018】

コンピュータ（以下PCという）10から送られてきたXGA映像信号R、G、Bは、レベル調整部1R、1G、1Bによって、後段のA/D変換器2R、2G、2Bの入力条件に合うようにレベル調整される。レベル調整が行われた映像信号R、G、Bは、A/D変換器2R、2G、2Bによってデジタルの映像データR、G、Bに変換された後、走査変換回路3R、3G、3Bに送られる。

【0019】

走査変換回路3R、3G、3Bでは、液晶パネル7R、7G、7Bに適合するよう、映像データR、G、Bが走査変換される。走査変換回路3R、3G、3Bの出力は、D/A変換器4R、4G、4Bによってアナログの映像信号R、G

、Bに変換される。

【0020】

D/A変換器4R、4G、4Bから出力される映像信号R、G、Bは、色信号ドライバ5およびサンプルホールド回路6R、6G、6Bを介して液晶パネル7R、7G、7Bに送られる。

【0021】

走査変換回路3R、3G、3B、色信号ドライバ5、サンプルホールド回路6R、6G、6Bおよび液晶パネル7R、7G、7Bには、タイミングコントローラ30からタイミング信号が送られる。A/D変換器2R、2G、2BおよびD/A変換器4R、4G、4Bに送られるサンプリングクロックは、サンプリングクロック調整回路40によって生成される。タイミングコントローラ30およびサンプリングクロック調整回路40は、CPU20によって制御される。

【0022】

図2は、サンプリングクロック調整回路40の構成を示している。

【0023】

サンプリングクロック調整回路40は、コンピュータ10から入力される入力映像信号の水平同期信号（H信号）に基づいてサンプリングクロックを出力するPLL回路50、PLL回路50から出力されるサンプリングクロックの周波数を調整する水平総ドット数検出回路60およびPLL回路50から出力されるサンプリングクロックの位相を制御するための位相制御回路70によって構成されている。

【0024】

位相制御回路70は、固定発振子71、サンプリングクロックの周波数を検出するクロック周波数換算部72、クロック周波数換算部72によって検出されたサンプリングクロックの周波数に基づいて単位ディレイ量を決定するディレイデータ作成部73およびディレイデータ作成部73によって決定された単位ディレイ量に基づいて水平同期信号の位相をディレイさせるディレイ回路74を備えている。

【0025】

P L L回路50は、よく知られているように、位相検波部51、L P F52、V C O53および分周回路54を備えている。位相検波部51は、ディレイ回路74を介して送られてきた水平同期信号と、分周回路54の出力信号との位相差に応じた検波信号を出力する。L P F52は、位相検波部51からの検波信号を積分する。V C O53には、L P F52により積分された検波信号に応じた周波数のサンプリングクロックを出力する。分周回路54は、V C O53から出力されるサンプリングクロックを、水平総ドット数検出回路60からの分周値データ（水平総ドット数検出データ）に基づいて分周する。

【0026】

水平総ドット数検出回路60は、水平映像開始終了検出回路61、Hカウンタ62、最大ホールド部63、減算器64、コンパレータ65およびC P U66、およびしきい値制御部67を備えている。

【0027】

サンプリングクロックの周波数の調整を開始するための指令がC P U66に入力されると、C P U66は水平総ドット数検出開始指令を出力する。水平総ドット数検出開始指令は、コンパレータ65に送られる。コンパレータ65は、水平総ドット数検出開始指令を受信すると、アクティブとなる。

【0028】

A／D変換器2R、2G、2Bに対するサンプリングクロックは、P L L回路50によって生成される。P L L回路50には、位相制御回路70内のディレイ回路74を介して入力映像信号に対する水平同期信号が送られている。P L L回路50は、ディレイ回路74から出力される水平同期信号を基準にサンプリングクロックを発生させる。サンプリングクロックの周波数は、水平総ドット数検出回路60内のC P U66からの分周値データによって調整される。サンプリングクロックの位相は、ディレイ回路74の遅延量を変化させることによって調整される。

【0029】

A／D変換器2R、2G、2Bによって得られたデジタルのR、G、Bデータは、水平映像開始終了検出回路61に送られる。水平映像開始終了検出回路61

は、A/D変換器2R、2G、2Bの出力データに基づいて、各水平ライン毎に水平映像開始位置と水平映像終了位置とを検出するために設けられたものである。

【0030】

つまり、水平映像開始終了検出回路61は、入力されたR、G、Bデータが所定の開始位置判別用しきい値より低いレベルから、開始位置判別用しきい値より高いレベルに変化したときに、サンプリングクロック1個分のパルス信号からなる水平映像開始信号を出力する。ただし、入力データが、開始位置判別用しきい値より低いレベルから、開始位置判別用しきい値より高いレベルに変化することによって水平映像開始信号が出力された後において、入力データが開始位置判別用しきい値より高いレベルを維持している場合には、水平映像開始信号は出力されない。水平映像開始信号が出力された後において、入力データが開始位置判別用しきい値より低くなり、その後に開始位置判別用しきい値を再度越えた場合には、水平映像開始信号が再度出力される。

【0031】

また、水平映像開始終了検出回路61は、入力されたR、G、Bデータが所定の終了位置判別用しきい値より高いレベルから終了位置判別用しきい値より低いレベルに変化したときに、サンプリングクロック1個分のパルス信号からなる水平映像終了信号を出力する。水平映像開始終了検出回路61から出力された水平映像開始信号および水平映像終了信号は、Hカウンタ62に送られる。

【0032】

開始位置判別用または終了位置判別用のしきい値として大きな値を設定すると輝度の低いデータは読み取れなくなり、しきい値として小さな値を設定するとノイズをデータとして読み取る可能性があるので、しきい値としてはノイズを拾わない程度の低い値が設定される。この実施の形態では、水平映像開始位置を検出するために使用される開始位置判別用しきい値は固定されているが、水平映像終了位置を検出するために使用される終了位置判別用しきい値は、しきい値制御部67によって入力映像信号レベルに応じて変化せしめられる。しきい値制御部67の動作の詳細については、後述する。

【0033】

Hカウンタ62は、ディレイ回路74から水平同期信号が入力される毎にリセットされる。Hカウンタ62は、Hカウンタ62に入力されるサンプリングクロックの数をカウントする。Hカウンタ62は、水平映像開始終了検出回路61から水平映像開始信号が送られてくると、そのときのカウント値（ディレイ回路74からの水平同期信号が入力された時点から水平映像開始信号が入力された時点までのサンプリングクロック数）を水平映像開始カウント値（11ビット）として最大ホールド部63に送る。

【0034】

また、Hカウンタ62は、水平映像開始終了検出回路61から水平映像終了信号が送られてくると、そのときのカウント値（ディレイ回路74からの水平同期信号が入力された時点から水平映像終了信号が入力された時点までのサンプリングクロック数）を水平映像終了カウント値（11ビット）として最大ホールド部63に送る。

【0035】

最大ホールド部63は、最大ホールド部63に入力される水平映像開始カウント値のうちの最小のものを保持する。この動作を最小値ホールド動作ということにする。最大ホールド部63に保持されている水平映像開始カウント値は、垂直同期信号（V信号）が入力されたときに初期値（たとえば、”2047”）に初期化される。

【0036】

また、最大ホールド部63は、水平映像終了カウント値のうちの最大のものを保持する。この動作を最大値ホールド動作ということにする。最大ホールド部63に保持されている水平映像終了カウント値は、垂直同期信号（V信号）が入力されたときに、初期値（たとえば、”0”）に初期化される。

【0037】

最大ホールド部63は、保持している水平映像開始カウント値と水平映像終了カウント値とを、減算器64に送る。減算器64は、最大ホールド部63から送られてきている水平映像開始カウント値と水平映像終了カウント値との差（水平

映像終了カウント値－水平映像開始カウント値)を算出し、その演算結果をコンパレータ65に送る。

【0038】

コンパレータ65は、垂直同期信号(V信号)が入力される毎に、減算器64から送られてきている減算結果が、基準値と一致するか、一致しないかを判別する。より具体的には、減算器64から送られてきた減算結果が、入力映像信号の水平有効ドット数またはそれより1だけ大きい値と一致するか、一致しないかを判別する。以下の説明では、入力映像信号の種類がXGA映像信号であるとする。この場合には、コンパレータ65は、減算器64から送られてきた減算結果が、XGA映像信号の水平有効ドット数”1024”またはそれより1だけ大きい値”1025”と一致するか、一致しないかを判別する。

【0039】

減算結果が”1024”または”1025”と一致していない場合には一致・不一致判別信号をLレベルとし、減算結果が”1024”および”1025”的いずれとも一致した場合には一致・不一致判別信号をHレベルにする。

【0040】

減算器64による減算結果は、コンパレータ65を介してCPU66に送られる。CPU66には、コンパレータ65からの一致・不一致判別信号も送られる。コンパレータ65からの一致・不一致判別信号は、ディレイデータ作成部73にも送られている。

【0041】

CPU66は、次の数式1に基づいて、水平総ドット値を算出する。

【0042】

【数1】

$$\text{水平総ドット値} = \text{水平有効ドット数} \times (\text{現在の分周値} / \text{減算結果})$$

【0043】

CPU66によって算出された水平総ドット値は、分周値データとして、分周

回路54に入力される。水平総ドット値のデフォルト値は、初期設定時において設定される。このデフォルト値としては、XGA映像信号の一般的な水平総ドット数に近い値、たとえば、"1225"が設定される。

【0044】

このような動作が行なわれて、減算結果が"1024"または"1025"に一致すると、一致・不一致判別信号はHレベルに変化する。

【0045】

ディレイデータ作成部73は、一致・不一致判別信号がHレベルになると、後述するような微調整を行うために、垂直同期信号(V信号)が入力される毎に数ナノ単位で水平同期信号をディレイさせるようにディレイ回路74を制御する。この場合にも、最大ホールド部63、減算器64、コンパレータ65等は、上記と同じ動作を行なっている。この微調整時において、一致・不一致判別信号がLレベルになったときには、つまり、減算結果が変化した場合には、CPU66は、上記式1に基づいて、水平総ドット数を算出して、分周値データを更新する。

【0046】

ディレイ値のトータルが、1サンプリングクロック分以上の所定値となったときに、ディレイデータ作成部73は、ディレイ制御を停止させるとともに、水平総ドット数検出終了指令をCPU66に送る。CPU66は、水平総ドット数検出終了指令を受信すると、分周値データが変化しないように、分周値データを保存するとともに、コンパレータ65に水平総ドット数検出終了指令を送る。コンパレータ65は、水平総ドット数検出終了指令を受信すると、非アクティブとなる。

【0047】

以上のように、減算器64の減算結果が"1024"または"1025"と一致した後に、ディレイ制御(微調整)を行っているのは、次のような理由による。映像信号をサンプリング(A/D変換)する前のアナログ信号は波形なまり等があるため、水平映像開始カウント値と水平映像終了カウント値との差が、実際の1024ドットより若干多くなる傾向がある。

【0048】

そうすると、サンプリングクロックの周波数が正しくても、水平同期信号を基準としたサンプリングクロックの位相によっては、水平映像開始カウント値と水平映像終了カウント値との差が、”1024”となる場合と”1025”となる場合があると考えられる。

【0049】

そこで、水平映像開始カウント値と水平映像終了カウント値との差が”1024”または”1025”のときにサンプリングクロックの周波数が適切であるとみなしている。しかしながら、水平映像開始カウント値と水平映像終了カウント値との差が”1025”であると判別されたときにおいて、サンプリングクロックの位相を変化させると、水平映像開始カウント値と水平映像終了カウント値との差が”1026”となる可能性がある。

【0050】

そこで、水平映像開始カウント値と水平映像終了カウント値との差が”1024”または”1025”であると判別された後において、サンプリングクロックの位相を一定範囲内で変化させ、水平映像開始カウント値と水平映像終了カウンタ値との差が仮に”1026”となったとしても、サンプリングクロックの周波数が小さくなるように微調整を行っているのである。

【0051】

クロック周波数換算部72は、固定発振子71から発生するクロックを、分周することによって、一定周期幅の基準クロック信号を作成する。また、その基準クロック信号の立ち上がりエッジでリセットされ、かつVCO53から出力されるサンプリングクロックをカウントするカウンタを生成し、カウンタがリセットされてから、次にリセットされるまでのカウンタ値を求める。

【0052】

このカウント値とサンプリングクロックの周波数とは比例関係にあり、カウント値が大きいほどサンプリングクロックの周波数は高いといえる。基準クロック信号の周期はわかっているので、カウント値と基準クロック信号とから、サンプリングクロックの周波数を求める。基準クロック信号の周期が長いほど精度はよ

くなるが、単位ディレイ量を求めるのが目的であり、正確なサンプリングクロックの周波数を求めるのが目的ではないので、基準クロック信号の周期としては $30 \mu\text{sec}$ 程度あれば十分である。

【0053】

クロック周波数換算部72によってサンプリングクロックの周波数が求められると、ディレイデータ作成部73はサンプリングクロックの周期Tを求め、予め設定されたディレイ回数Nによって単位ディレイ量を決定する。つまり、単位ディレイ量 Δd は、次の数式2に基づいて求められる。

【0054】

【数2】

$$\Delta d = \frac{T}{N}$$

【0055】

ここではディレイ回数Nが8回に設定されているとする。クロック周波数換算部72によって算出されたサンプリングクロックの周波数が、たとえば、20MHz（周期は50 [ns]）の場合には、単位ディレイ量は6.25 [ns]となる。ディレイデータ作成部73は、垂直信号が入力される毎に、ディレイ回路74から出力される水平同期信号の位相が6.25 [ns]ずつずれるように、ディレイ回路74の遅延量を制御する。

【0056】

クロック周波数換算部72によって算出されたサンプリングクロックの周波数がたとえば、125MHz（周期は8 [ns]）の場合には、単位ディレイ量は1 [ns]となる。ディレイデータ作成部73は、垂直信号が入力される毎に、ディレイ回路74から出力される水平同期信号の位相が1 [ns]ずつずれるように、ディレイ回路74の遅延量を制御する。

【0057】

このサンプリングクロック調整回路の特徴は、水平映像開始終了検出回路61で用いられる終了位置判別用しきい値を、入力映像信号レベルに応じて変化させ

ることにより、精度を落とすことなく検出時間の短縮化を図ることにある。以下、この特徴について説明する。

【0058】

図3は、上記実施の形態によるサンプリングクロック調整回路によって検出される水平映像有効期間（水平有効ドット数）を示している。

【0059】

図4は、従来のサンプリングクロック調整回路によって検出される水平映像有効期間（水平有効ドット数）を示している。

【0060】

図3および図4において、信号（a）は、なまりのない理想的なアナログ入力映像信号を示している。また、信号（b）または信号（c）は、なまりのある実際のアナログ入力映像信号を示している。信号（b）、（c）に示すように、なまりは、立ち下がりのほうより顕著に現れる。また、THsは開始判別用しきい値を、THEは終了位置判別用しきい値をそれぞれ示している。

【0061】

従来のサンプリングクロック調整回路では、図4に示すように、開始位置判別用しきい値THsおよび終了位置判別用しきい値THEは同じ値であり、これらのしきい値を、入力映像信号が輝度の低い信号である場合に合わせて小さな値に設定しているため、実際に検出される水平映像有効期間L1、L2は、水平映像有効期間の理論値Lに比べて非常に長くなる。つまり、水平有効ドット数の検出精度が低くなる。このように、水平有効ドット数の検出精度が低くなっても、入力映像信号に対してできるだけ適切な周波数のサンプリングクロックを発生させるためには、位相微調整時の調整単位を細かくしなければならず、微調整に要する時間が長くなる。

【0062】

これに対し、上記実施の形態によるサンプリングクロック調整回路では、図3に示すように、水平映像終了位置を検出するために使用される終了位置判別用しきい値THEを、入力映像信号レベルに応じて変化させるようにしている。このため、終了位置判別用しきい値THEを、入力映像信号が輝度の低い信号である

場合に合わせて設定する必要がなく、大きな値に設定できる。この結果、実際に検出される水平映像有効期間L1、L2は、従来に比べて水平映像有効期間の理論値Lに近い値となる。

【0063】

このことは、位相微調整の必要性が少なくなることと、位相微調整時の調整単位を小さくできることを意味し、調整精度を向上させることができるとともに、調整時間の短縮化が図れる。

【0064】

終了位置判別用しきい値THeを制御するしきい値制御部67の動作について詳しく説明する。

【0065】

しきい値制御部67には、入力映像信号の水平同期信号（H信号）および垂直同期信号（V信号）、A/D変換器2R、2G、2Bの出力信号、水平映像開始終了検出回路61からの水平映像終了信号、Hカウンタ62からの水平映像終了カウント値ならびに最大ホールド部63からの水平映像終了カウント値が入力している。

【0066】

しきい値制御部67は、1垂直期間毎に、その垂直期間内において、映像終了カウント値が最大のときの、入力映像信号レベルに基づいて、水平映像開始終了検出回路61で用いられる終了位置判別用しきい値THeを更新させる。水平総ドット検出動作を開始する前からしきい値制御部67の動作が開始される。

【0067】

終了位置判別用しきい値THeの検出方法を図5を使って説明する。

【0068】

1垂直期間内において、水平映像開始終了検出回路61によって検出される水平映像終了位置に基づいて算出されるしきい値を中間しきい値ということにする。終了位置判別用しきい値THeは、1垂直期間毎に、その前の1垂直期間において算出された中間しきい値に基づいて更新される。中間しきい値および終了位置判別用しきい値THeの初期値は、16進数で”40h”に設定されているも

のとする。中間しきい値は垂直同期信号（V信号）が出力される毎に初期値となるように初期化される。

【0069】

原則的には、水平期間毎に水平映像開始終了検出回路61によって水平映像終了位置が検出されたときの映像データ（A/D変換器2R、2G、2Bの出力）を取込んで、映像終了位置データとして記憶し、映像終了位置データに基づいて中間しきい値を更新する。中間しきい値は、最小値を40hとして、映像データの1/2の値に設定される。映像終了位置データの初期値は”00h”であり、映像終了位置データは垂直同期信号が出力される毎に初期値となるように初期化される。

【0070】

ただし、次のような例外がある。図5に示すように、水平映像開始終了検出回路61によって検出された水平映像終了位置に対する映像終了カウント値が、最大ホールド部63によって保持されている映像終了カウント値より小さい場合には、検出された当該水平映像終了位置は真の水平映像終了位置ではないので、取り込んだ映像データを映像終了位置データとして保存しない。つまり、この場合には、中間しきい値は更新されない。

【0071】

そして、垂直同期信号が出力されたときには、その時点で保持されている中間しきい値を終了位置判別用しきい値THeとして水平映像開始終了検出回路61に出力するとともに、中間しきい値および映像終了位置データを初期値に戻す。

【0072】

以上のような動作を繰り返すことにより、垂直同期信号（V信号）が出力される毎に終了位置判別用しきい値THeを更新する。

【0073】

【発明の効果】

この発明によれば、水平映像終了位置の検出精度の向上化が図れるようになる

【図面の簡単な説明】

【図1】

液晶表示装置の全体的な構成を示すブロック図である。

【図2】

サンプリングクロック制御回路の構成を示すブロック図である。

【図3】

実施の形態によって設定される終了位置判別用しきい値を示す模式図である。

【図4】

従来の終了位置判別用しきい値を示す模式図である。

【図5】

しきい値制御部67の動作を説明するためのタイミングチャートである。

【図6】

水平総ドット数が互いに異なるXGA映像信号を示すタイミングチャートである。

【符号の説明】

2R、2G、2B A/D変換器

10 コンピュータ

40 サンプリングクロック調整回路

50 PLL回路

60 水平総ドット数検出回路

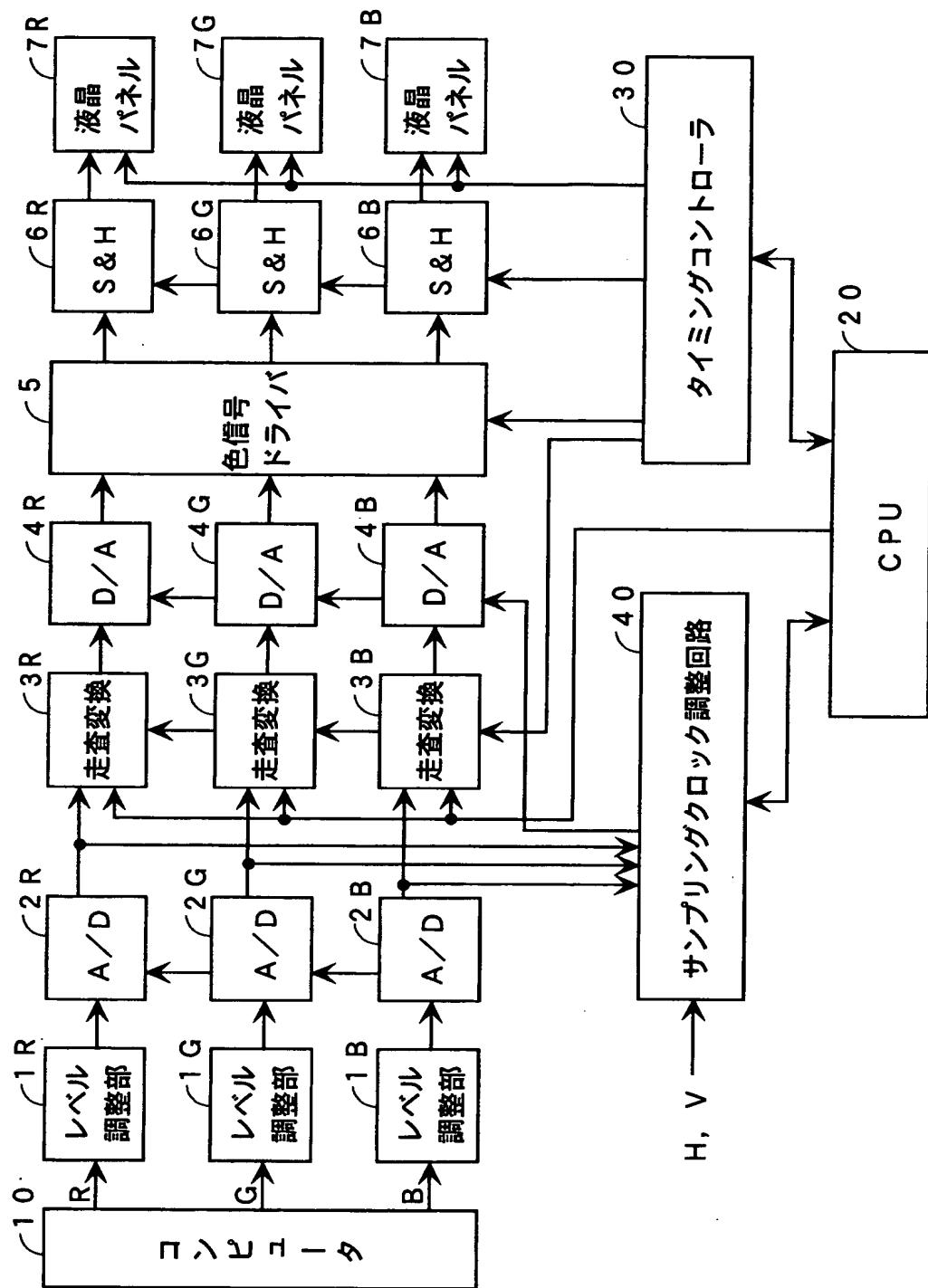
67 しきい値制御部

70 位相調整回路

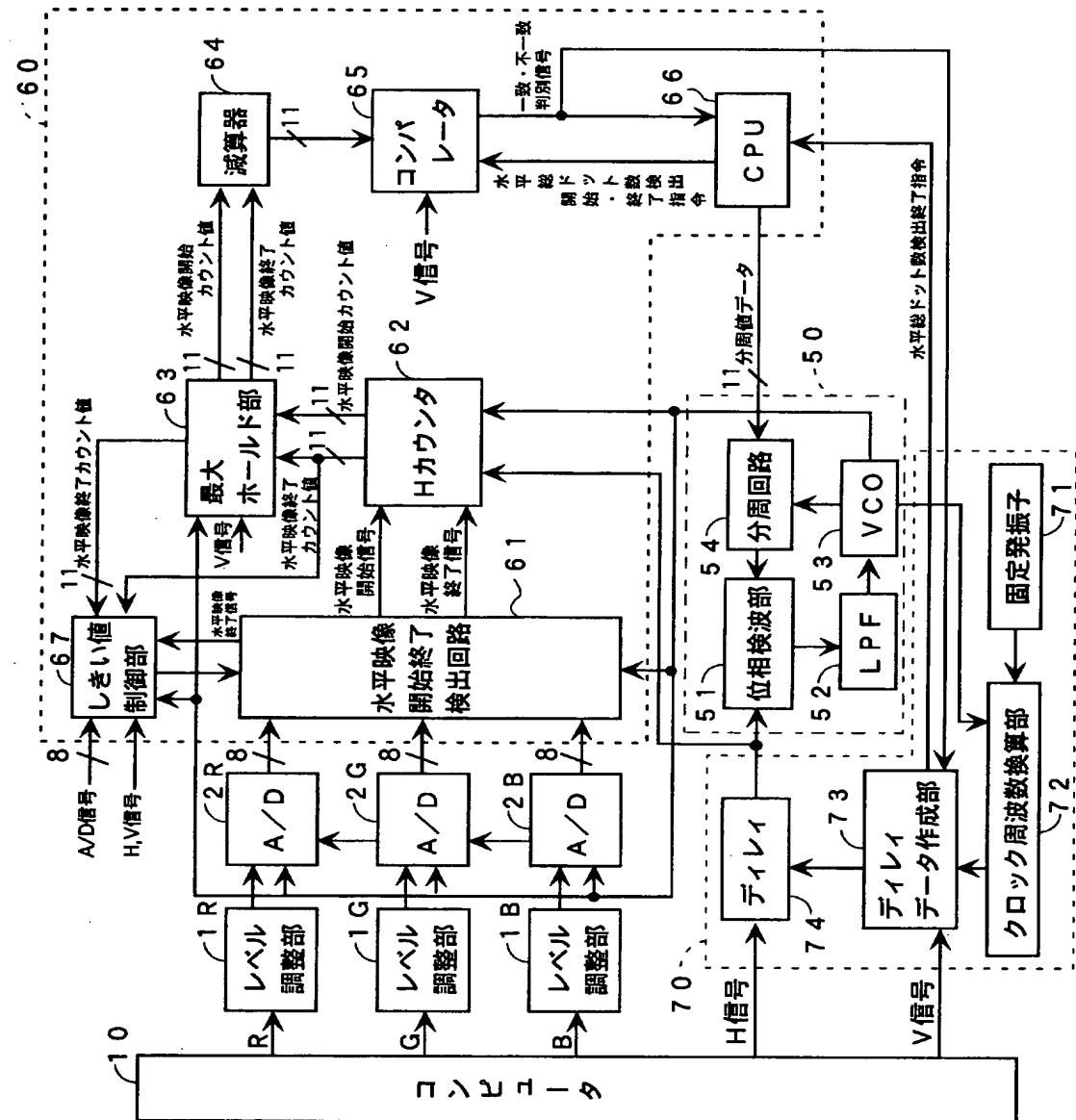
【書類名】

図面

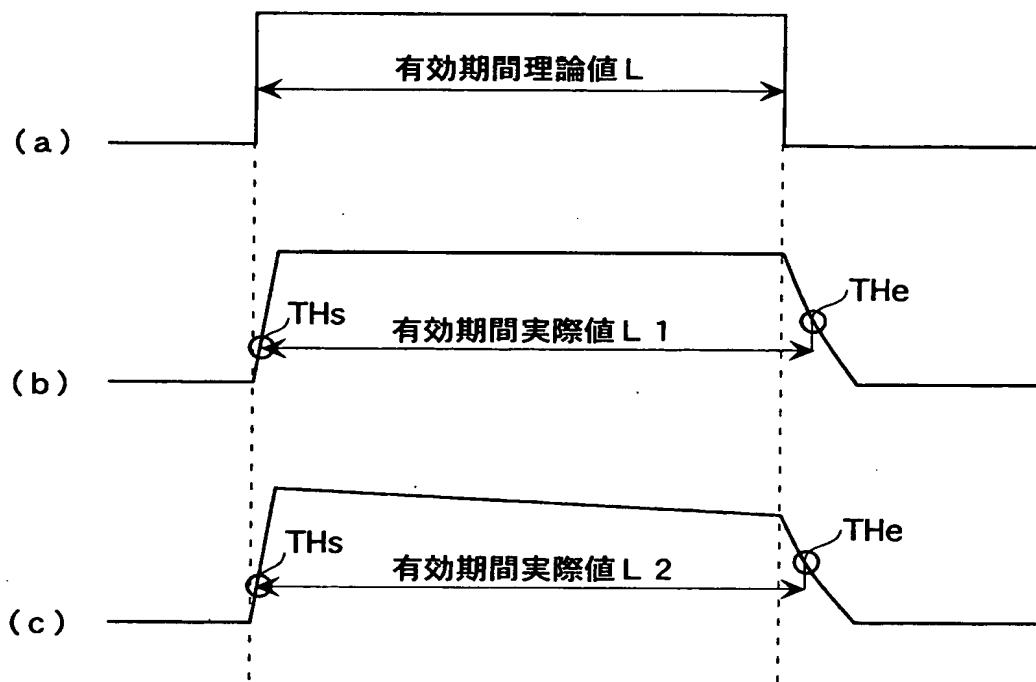
【図1】



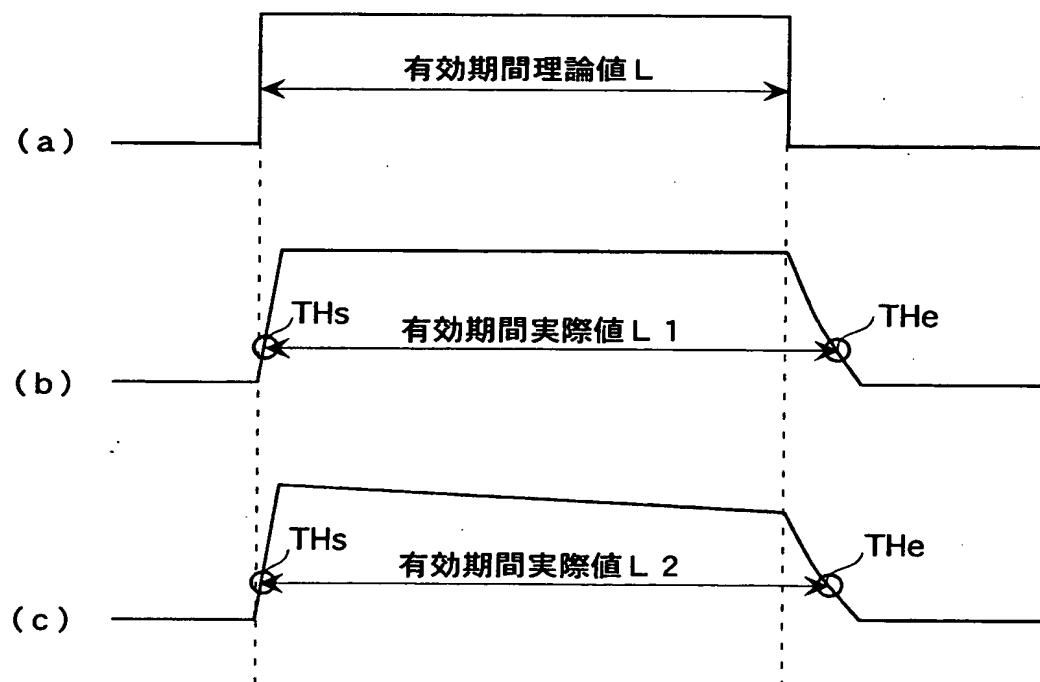
【図2】



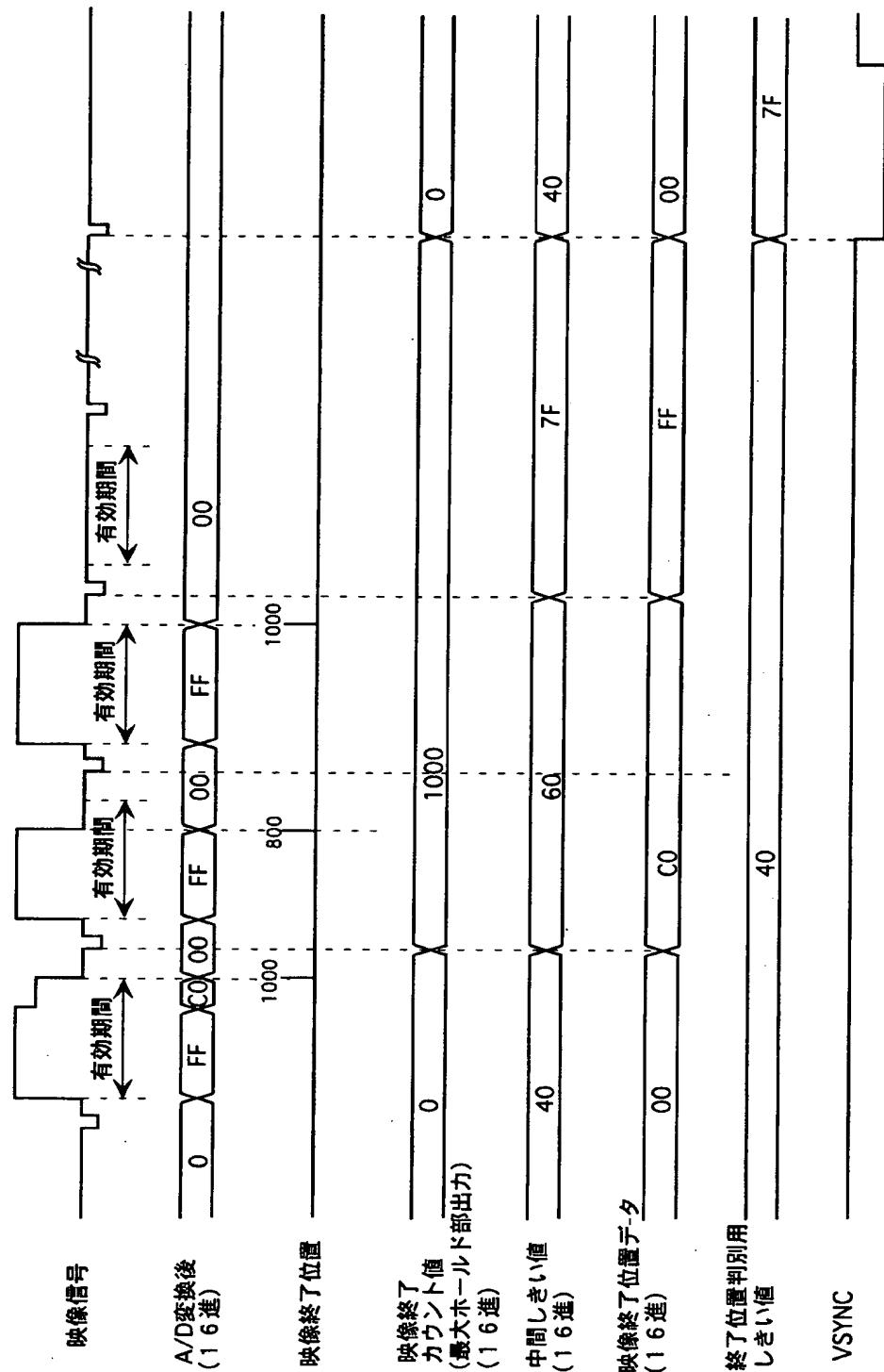
【図3】



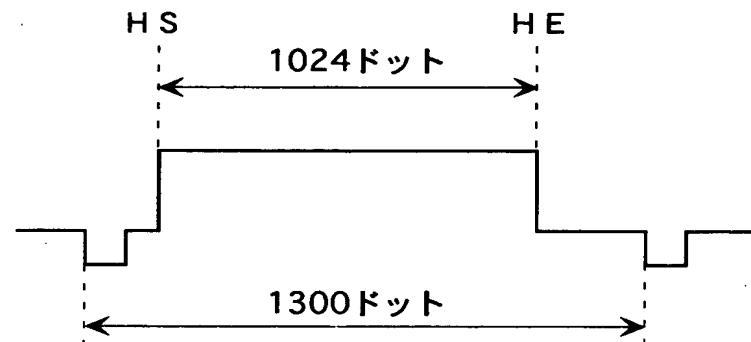
【図4】



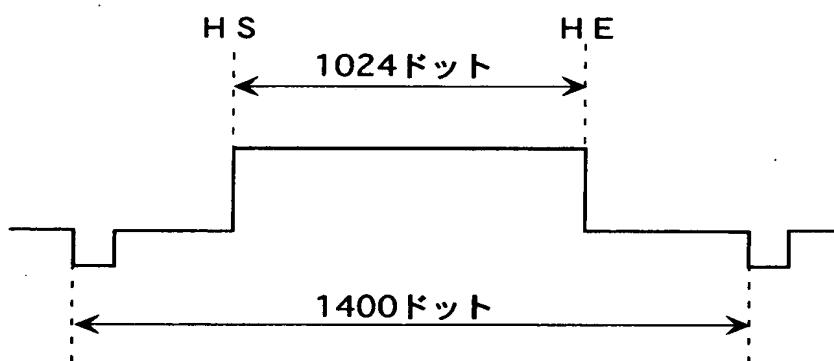
【図5】



【図6】



(a) XGA映像信号1



(b) XGA映像信号2

【書類名】 要約書

【要約】

【課題】 この発明は、水平映像終了位置の検出精度の向上化が図れるようになる表示装置を提供することを目的とする。

【解決手段】 映像データの水平映像終了位置を第2しきい値に基づいて検出する水平映像終了位置検出手段ならびに第2しきい値をA／D変換器から出力される映像データのレベルに応じて制御するしきい値制御手段を備えている。

【選択図】 図1

出願人履歴情報

識別番号 [000001889]

1. 変更年月日 1993年10月20日

[変更理由] 住所変更

住 所 大阪府守口市京阪本通2丁目5番5号

氏 名 三洋電機株式会社